

- Tentissä ei saa käyttää laskinta eikä mitään lisämateriaalia.
- Kirjoita/piirrä vastauksesi selvästi.

- Selitä (á 2p)
 - FET-transistori (kanavatransistori)
 - kokosummain (full adder)
 - ALU (aritmeettis-looginen yksikkö)
 - konekielinen käsky
 - pino.
- Suunnittele hyviä kombinatorisen logiikan suunnittelusääntöjä noudattaen (totuustaulu, Boolean-yhtälöt, porttiverkko) piiri, jonka lähtö on tosi, jos tulossa olevan 3-bittisen luvun ykkösbittien lukumäärä on parillinen. Muulloin lähtö on epätosi. (6p)
- Selosta `STR r3, [r11, #-4]`-käslyn hakuun ja suoritukseen liittyvät tapahtumat yksitellen (mieluiten ranskalaisin viivoin). Aloita siitä, kun ohjelmalaskurin arvo on sama kuin käslyn osoite `0x00000028`. Käytä apuna alla olevaa kuvaa. (7p)

```

...
0x00000028:   STR    r3, [r11, #-4]
...

```

